第91回FTC研究会(2025年7月24日~25日)

7月24日

13:30-13:40 オープニング

セッション1 回路設計

13:40-14:15 TDC/ADC PUFの提案

○加藤健太郎, 名倉徹(福岡大), 小林春夫(群馬大)

14:15-14:50 メモリ型論理再構成装置に適応したAI処理実装法

○笹川健太, 王森レイ, 甲斐博, 高橋寛(愛媛大)

14:50-15:25 ニアメモリ型パターンマッチングアクセラレーターSOPのFPGA実装と性能評価

○山本竜介, 王森レイ, 甲斐博, 高橋寛(愛媛大)

15:25-15:35 休憩

セッション2 ディペンダブル関連技法1

15:35-16:10 フェイル・セーフ直流電源制御器

○古賀義亮(防衛大名誉教授)

16:10-16:45 CANにおけるバスオフ攻撃への能動的対抗手法

○田辺翔大, 横山慎悟, 後藤亘, 大原衛, 福本聡(都立大)

16:45-17:05 事務連絡

7月25日

セッション3 ディペンダブル関連技法2

9:00-9:35 CANの応答時間解析に関する考察

○佐藤諒平, 福本聡(都立大)

9:35-10:10 集積システムのテストアクセス機構のセキュリティ向上について

○岡本悠, 王森レイ, 甲斐博, 高橋寛(愛媛大)

10:10-10:45 非同期式プロセッサの高信頼化設計

○長谷部健太, 大竹哲史(大分大)

10:45-10:55 休憩

セッション4 信頼性関連技法

10:55-11:30 プロセッサの命令ベース遷移故障テスト

○沖本明良, 大竹哲史(大分大)

11:30-12:05 複数しきい値を持つ近似乗算器に適するBIST用テストパターン生成回路について

○万澄博, 岸本拓弥, 四柳浩之(徳島大)

12:05-12:15 クロージング