#### 高信頼集積システム研究室(Wen-Lab)

### 研究テーマ紹介



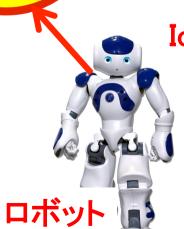
#### 專門分野 = LSI







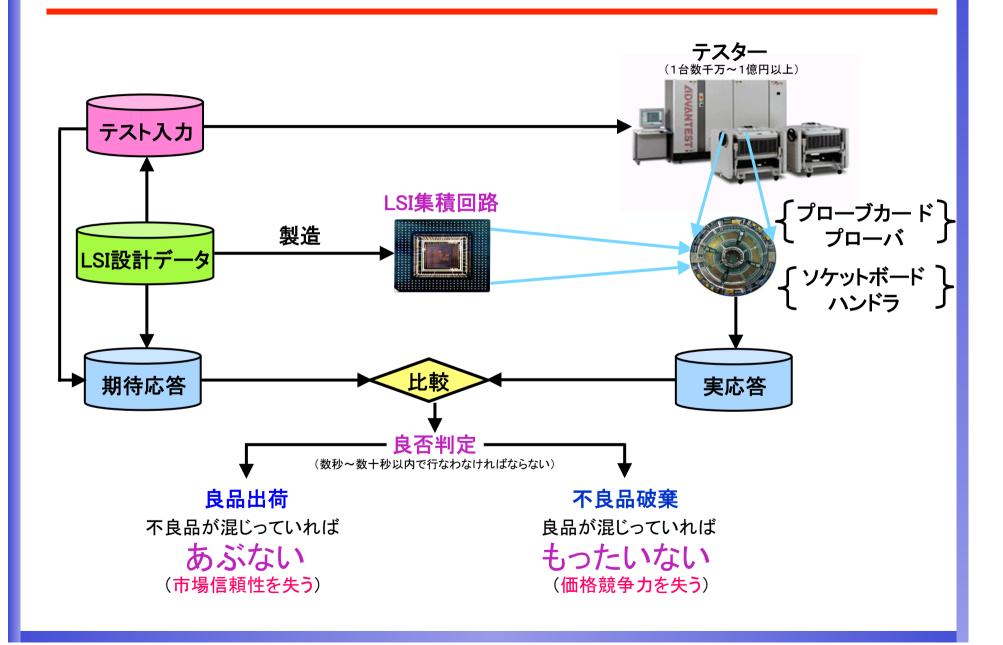
集積回路 LSI



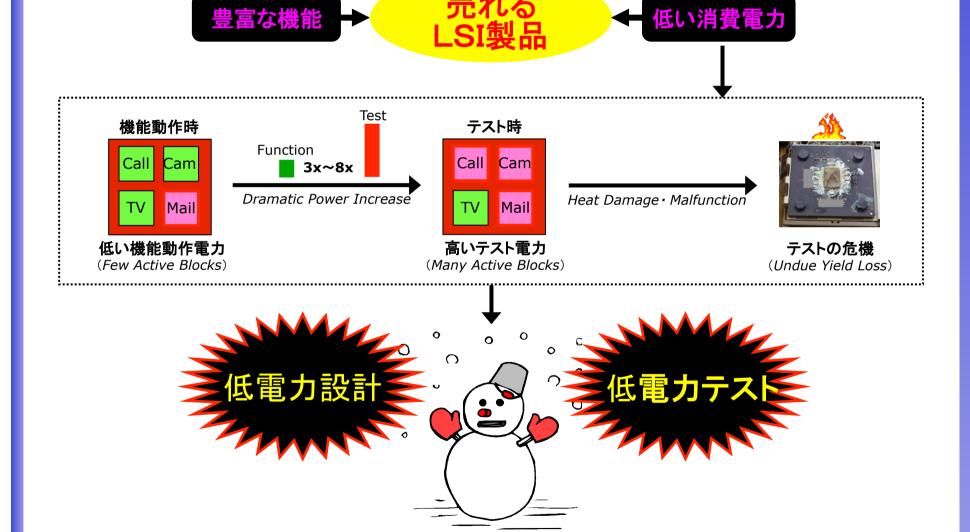




#### 研究テーマ = LSIテスト

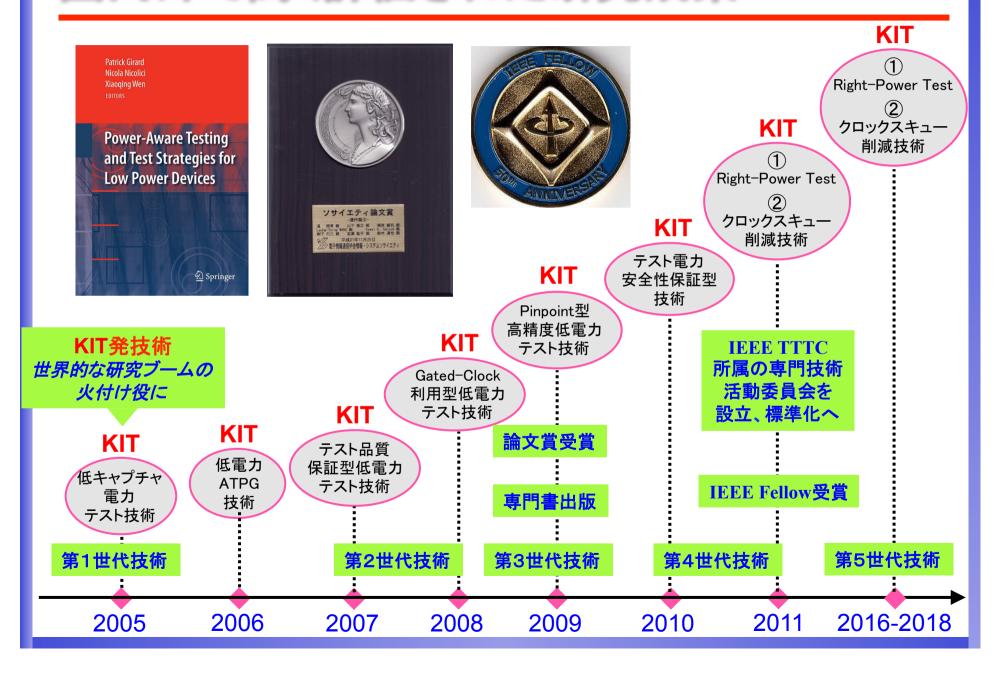


#### 強み – 低電力LSIテスト技術



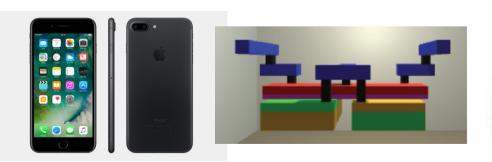
クールなLSI製品

### 国内外で高く評価された研究成果



#### 研究テーマ(代表例)

- 1. スマホ用LSIの低電力テスト生成
- 2. LSI設計教育のための双方向VRシステム
- 3. 心臓ペースメーカー用LSIの高信頼化設計
- 4. 車載LSIの高精度故障診断

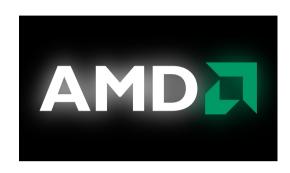




### 共同研究(大学)



### 共同研究(企業)



(米国) 国際会議最優秀論文賞 学生論文賞



**SYNTEST** 

(米国) 技術移転に成功



株式会社DNPエル・エス・アイ・デザイン



# 発想力 実現力 表現力 国際力

# 

九工大

マホ製造費

幅改善 技術

とすでに設立。今年、国 の粉許を取得し、実用技 の場合では設立。今年、国

はって製品の条部まり率 はって製品の条部まり率 

の外の半導体メーカーなり 物之にで活用してもらう。 特として活用してもらう。

特許取得

し新会社

专し

他の電子機器でも期待

間 ● 商日本新聞社 福助市中央区ズ映1丁日 4番1号(7810-872以 の西日本新栄性2012年

西本新

1 8 8 8 (日曜日) 電話 092 (711) 5555(代)

統有数 092 (711) 5331 117 10~ 1886 土曜~1486 日 100 1886 大阪 展読・配達の案内 0120-44-0120 (7~20)9

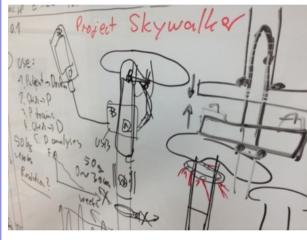
(3):日本田製物和井田舎県 祖民県田知住医療センター 神経精神科 内科·幽科

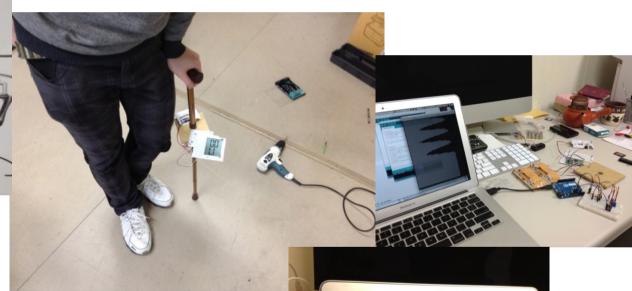
透数报台职股 TEL092(922)285 西西福斯(天和)駅より25分

けさの紙面

### 研究室の特徴

# 実現力が育つ





#### 研究室の特徴

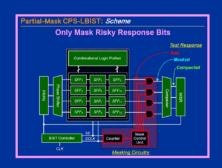
# 表現力が育つ

#### 10 RULES

- Fear what you are about to do.
- Enow your audience, place, and time.
- Sometime in the second of t
- Oraw instead make.
- Write only what you know 100%.
- Be linear and logical.
- **The Show where you are.**
- Highlight key messages and repeat.
- Check as audience.
- (ii) Give audience take-away information.

- Show where you are.
  - Show index page frequently.
  - Use page title systematically.





### 研究室の特徴

# 国際力が育つ



#### 修了生の進路(例)

博士課程学生: 奈良先端科学技術大学 (助教)

博士課程学生: 日本科学技術振興機構 (研究員)

(最先端低電力LSIテスト技術を開発)

博士課程学生: ソニーLSIデザイン株式会社 (EDA担当)

(最先端LSI設計フローを構築)

修士課程学生: ソニーLSIデザイン株式会社 (テスト設計)

(低電力CCDデータ処理回路のテスト設計を担当)

修士課程学生: 上野精機株式会社

(世界最速のLSIテスト自動化装置を開発)

## 世界を目指すあなたを

## 全力でサポートします

### For More Information

# Google

WEN Kyutech

Google 検索

I'm Feeling Lucky





#### **WEN LAB**



for VLSI Test Innovations

#### ~ 平成31年度卒論生向け研究室紹介~

**News** Welcome!

**Profile** 

Thank you very much for visiting my homepage, specially designed to provid you with comprehensive information about my activities in research and education.

**Members** 

Grants

**Papers** 

**Patents** 

**Books** 

**Talks** 

**Research** In research, I am striving to develop innovative solutions to test generation, design for test, and fault diagnosis for VLSI circuits. My goal in research is to achieve higher test quality at lower test costs through new test technologies. In education, I am striving to arm my students with not only abundant technical knowledge but also strong problem-solving capability, creativity, team spirit, as well as presentation and communication skills. My goal in education is to help my students to thrive, not just survive, in highly competitive and global professional environments.

Please start your surfing through my homepage now. If you have any questions, requests,

comments, or just want to say hello, please do not hesitate to do so by sending me emails (wen at cse kyutech ac jp) or finding me at LinkedIn (https://www.linkedin.com/in/xiaoqing-wen-27109915). There is no greater pleasure for me than hearing from friends like you.

**Services** Enjoy!

**Honors** Xiaoqing Wen, Ph.D.

**Teaching** Professor and Chair

**Department of Creative Informatics Contact** 

Graduate School of Computer Science and Systems Engineering

Kyushu Institute of Technology

Kawazu 680-4, Iizuka, Fukuoka 820-8502, Japan

PS: (1) Here are frequently requested reserach papers: VTS05/VTS11/ETS12/ITC12/ATS15. (2) 夢ナビの紹介記事はこちらです。(3)研究室紹介はこちらです。

## 高信頼集積システム研究室 Welcome You

